

CURRICULUM VITAE
(short abstract)

Dario D'Amore

1987: Laureato in Ingegneria Elettrotecnica presso il Politecnico di Milano, Milano. 1988-1997: ricercatore MURST nel SSD ING-IND/31 (Elettrotecnica). 1997-2006: Professore Associato per lo stesso SSD, presso il Dipartimento di Elettronica e Informazione del Politecnico di Milano, è titolare del corso di "Elettrotecnica A" per il corso di Laurea in Ingegneria Elettronica presso il Politecnico di Milano. 2006: Professore Ordinario, stesso SSD, presso il Dipartimento di Elettronica e Informazione del Politecnico di Milano. 2011: Vice-Presidente della 5^a Scuola di Ingegneria (Ingegneria dell'Informazione) del Politecnico di Milano.

Revisore di riviste internazionali: IEEE Transactions on Circuit and Systems, IEEE Transactions on Electron Devices, IEEE Transactions on Components and Packaging technologies. Esperienze di ricerca: Simulazione circuitale di circuiti fortemente non lineari, circuiti switching, circuiti a Radio Frequenza. Sviluppo di algoritmi per la simulazione circuitale nel dominio del tempo e delle frequenze. Analisi, modellistica e simulazione circuitale elettro-termica di dispositivi e circuiti elettronici per la micro e nano elettronica. Studio dei fenomeni di instabilità elettrotermica. Tecniche di riduzione della complessità di grandi reti RC e modelli termici compatti. Modellistica e simulazione multiphysics di sistemi fotovoltaici ad alta efficienza. Pubblicazioni scientifiche: più di 20 lavori in riviste internazionali, più di 50 lavori su atti di conferenze internazionali, 1 lavoro scientifico in volume internazionale.